# **Absolute Drehgeber - SSI**

# Vollwelle ø10 mm mit Klemmflansch

# Magnetische Multiturn-Drehgeber 12 Bit ST / 12 Bit MT

### ATD 2S B14 Y24 - MAGRES + Resolver



ATD 2S B14 Y24 mit Klemmflansch

Technische Daten - elektrisch		
Betriebsspannung	1030 VDC	
Verpolungsfest	Ja	
Betriebsstrom ohne Last	≤60 mA (24 VDC)	
Schnittstelle	SSI	
Funktion	Multiturn	
Schrittzahl pro Umdrehung	4096 / 12 Bit	
Anzahl der Umdrehungen	4096 / 12 Bit	
Abtastprinzip	Magnetisch	
Code	Gray oder binär	
Codeverlauf	CW: aufsteigende Werte bei Drehung im Uhrzeigersinn; Blick auf die Anbauseite	
Ausgangsstufen	SSI-Daten: Linedriver RS485 Diagnoseausgang: Error	
Störfestigkeit	DIN EN 61000-6-2	
Störaussendung	DIN EN 61000-6-3	
Diagnosefunktion	Eigendiagnose	
Polpaaranzahl	1 = 2 Pole	
Eingangsspannung Ui	7 Vrms	
Eingangsfrequenz	≤10 kHz	
Transformationsverhältnis	0,5 ±5 %	
Phasenverschiebung	0° ±10°	

10 Winkelminuten

### Merkmale

- Drehgeber Single- oder Multiturn / SSI + Resolver
- Zwei Messsysteme in Einem
- Magnetisches Abtastprinzip
- Auflösung: Singleturn 12 Bit, Multiturn 12 Bit
- Eigendiagnose
- Elektronische Nullpunktjustage
- Eingebauter Preset-Taster

### **Optional**

- Korrosionsschutz für Offshore-Anwendungen

Technische Daten - mechanisch		
Baugrösse (Flansch)	ø58 mm	
Wellenart	ø10 mm Vollwelle	
Flansch	Klemmflansch	
Schutzart DIN EN 60529	IP 65, IP 67 (am Welleneingang)	
Betriebsdrehzahl	≤5000 U/min (mechanisch) ≤8000 U/min (elektrisch)	
Anlaufdrehmoment	≤0,05 Nm (+20 °C)	
Zulässige Wellenbelastung	≤40 N axial ≤60 N radial	
Werkstoffe	Gehäuse: Aluminium Welle: Stahl rostfrei	
Betriebstemperatur	-30+85 °C	
Relative Luftfeuchte	90 % nicht betauend	
Widerstandsfähigkeit	DIN EN 60068-2-6 Vibration 10 g, 55-2000 Hz DIN EN 60068-2-27 Schock 30 g, 11 ms	
Masse ca.	400 g	
Anschluss	Stecker M23 Typ 2, 17-polig	

1

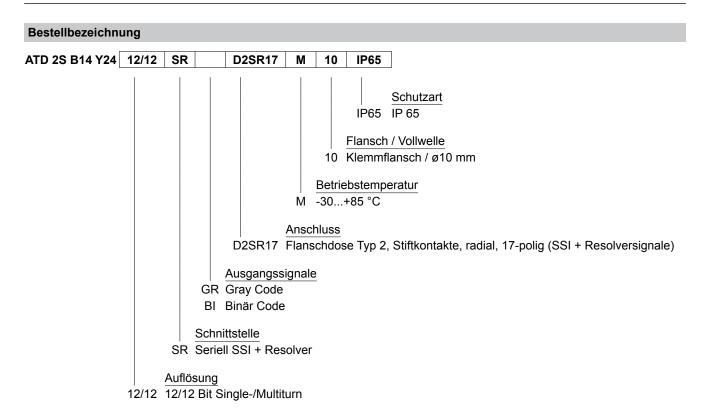
Elektrischer Fehler max.

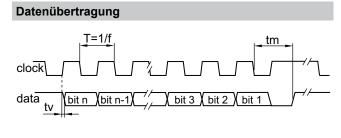
# 10.7.2019 Irrtum sowie Änderungen in Technik und Design vorbehalter

# **Absolute Drehgeber - SSI**

Vollwelle ø10 mm mit Klemmflansch Magnetische Multiturn-Drehgeber 12 Bit ST / 12 Bit MT

ATD 2S B14 Y24 - MAGRES + Resolver



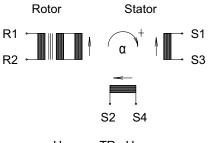


laktfrequenz f	801000 KHZ
Tastverhältnis von T	4060 %
Verzögerungszeit tv	150 ns
Monoflopzeit tm	20 μs + T/2
Taktpause tp	26 μs

# ATD 2S B14 Y24 - MAGRES + Resolver

Beschreibung	Beschreibung der Anschlüsse		
UB	Betriebsspannung des Drehgebers.		
GND	Masseanschluss des Drehgebers bezogen auf UB.		
Daten+	Positiver, serieller Datenausgang des differentiellen Leitungstreibers.		
Daten-	Negativer, serieller Datenausgang des differentiellen Leitungstreibers.		
Takt+	Positiver SSI-Takteingang. Takt+ bildet mit Takt- eine Stromschleife. Ein Strom von ca. 7 mA in Richtung Takt+ Eingang bewirkt eine logische 1 in positiver Logik.		
Takt-	Negativer SSI-Takteingang. Takt- bildet mit Takt+ eine Stromschleife. Ein Strom von ca. 7 mA in Richtung Takt- Eingang bewirkt eine logische 0 in positiver Logik.		
Preset (Taster)	Preseteingang zum Setzen der Position auf Mittelstellung an jeder beliebigen Stelle innerhalb der Gesamtauflösung.		
Error	Diagnoseausgang (Open Kollektor mit internem 10 k $\Omega$ PullUp-Widerstand). Der Ausgang ist high-aktiv, d. h. wenn kein Fehlerfall vorliegt, ist der Ausgang nach GND durchgeschaltet.		

_			
Ausg	anac	elar	מוכו
<b>Aug</b>	angs	, gigi	ıaıc

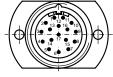


 $U_{\text{S1-S3}} = TR \cdot U_{\text{R1-R2}} \cdot \cos \alpha$ 

 $U_{\text{S2-S4}} = TR \cdot U_{\text{R1-R2}} \cdot \sin \alpha$ 

Schaltschema, dargestellt bei Drehrichtung gegen den Uhrzeigersinn (ccw), mit Blick auf die Anbauseite.

Anschlussbelegung		
ATD 2S B	14 Y24 mit integriertem Resolver	
Stecker	Belegung	
Pin 1	R1	
Pin 2	R2	
Pin 3	S4	
Pin 4	S3	
Pin 5	_	
Pin 6	_	
Pin 7	Error	
Pin 8	Takt-	
Pin 9	Daten-	
Pin 10	GND	
Pin 11	UB	
Pin 12	-	
Pin 13	S2	
Pin 14	S1	
Pin 15	Takt+	
Pin 16	Daten+	
Pin 17	-	





# 10.7.2019 Irrtum sowie Änderungen in Technik und Design vorbehalten.

# **Absolute Drehgeber - SSI**

Vollwelle ø10 mm mit Klemmflansch Magnetische Multiturn-Drehgeber 12 Bit ST / 12 Bit MT

# ATD 2S B14 Y24 - MAGRES + Resolver

Schaltpegel	
SSI	Schaltung
SSI-Takt	Optokoppler
SSI-Daten	Linedriver RS485
Steuereingänge	Eingangsschaltung
Eingangspegel High	≥0,7 UB
Eingangspegel Low	≤0,3 UB
Eingangswiderstand	10 kΩ
Diagnoseausgang	Ausgangsschaltung
Ausgangspegel	Open Kollektor mit internem 10 k $\Omega$ PullUp-Widerstand

## Abmessungen

